

ACRÓNIMO: HiperdNO

Proyecto HiPerDNO

TÍTULO: High Performance Computing Technologies for Smart Distribution Network Operation

ANUALIDADES: 2010-2012

OBJETIVOS: Desarrollo de un nuevo sistema gestor de la operación de red (DMS) incorporando la tecnología HPC (High Performance Computing) para poder operar la futura red inteligente.
Creación de un sistema de reposición automática de servicio.

PARTICIPANTES: BRUNEL UNIVERSITY (UK), EDF R&D (France), HAIFA (ISRAEL). UNIVERSITY OF OXFORD (UK), EDF ENERGY NETWORKS (UK). UFD, INDRA, GTD, KORONA (Eslovenia), ELEK GORENJSKA (Eslovenia), ISET (Germany).

Dentro de UNIÓN FENOSA participan: UFD, UFINET y UF.

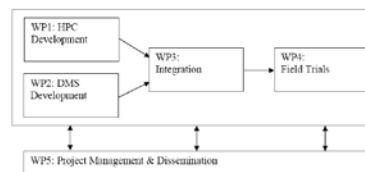


Coordinador del Consorcio: INDRA Software Labs

ESTRUCTURA FUNCIONAL:

Coordinador del proyecto: Fernando Garcia Martinez

ESTRUCTURA ORGANIZATIVA:



WP 1 Research & Development of High Performance Computing (HPC) and Communications for Large-scale Data Processing in Distribution Networks
WP 2 Research and Development of Scalable Real-time State Estimation to Support Novel DMS Functionality
WP 3 Integration of HPC Architecture & Communications to Enable Novel DMS Functionality and to Provide Proof of Concept
WP 4 Distribution Network Field Trailing and Testing Across Three Distinct European Network Scenarios
WP 5 Dissemination & Project Management

FINANCIACIÓN: 7ºPM

Presupuesto total del Grupo (UF, UFD y UFINET): 480.680 €

Financiación propuesta total del Grupo (UF, UFD y UFINET): 279.440 €

DOCUMENTACIÓN DE INTERÉS:

PLATAFORMAS TECNOLÓGICAS: